

整理番号 H 9 7 0 0 1 7 7 3  
2001/08/27JP3

FAXED

発送番号 3 0 4 3 7 5 1/  
発送日 平成 16 年 8 月 2 4 日

拒絶理由通知書



特許出願の番号	特願 2 0 0 3 - 3 7 4 4 7 5
起案日	平成 16 年 8 月 1 6 日
特許庁審査官	漆原 孝治 9 3 6 6 5 B 0 0
特許出願人代理人	玉村 静世 様
適用条文	第 2 9 条第 2 項

この出願は、次の理由によって拒絶をすべきものである。これについて意見があれば、この通知書の発送の日から 60 日以内に意見書を提出して下さい。

理 由

この出願の下記の請求項に係る発明は、その出願前日本国内又は外国において頒布された下記の刊行物に記載された発明又は電気通信回線を通じて公衆に利用可能となった発明に基いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第 2 9 条第 2 項の規定により特許を受けることができない。

記 (引用文献等については引用文献等一覧参照)

[請求項 1 - 5、7 - 15、17 - 20 について]

本願発明と引用例 1 に記載された発明を対比すると、

- (1) 本願発明が、第 1 ポートと第 2 ポートを有し、書き換え禁止領域に書き込まれたプログラムは、第 2 ポートを介して書き込むものであるのに対して、引用例 1 にはその様な記載のない点、
- (2) 本願発明が、不揮発性メモリの書き換え禁止領域に A T A P I 割込処理プログラムと入出力制御プログラムを格納しているのに対して、引用例 1 にはその様な記載のない点、

上記相違点について検討する。

(1) 引用例 2 に示されるように、E E P R O M のポートブロックを書き換える際は、I / O ゲートアレイからのデータを利用せず、拡張バスコネクタを利用することは公知である。したがって、引用例 1 に記載された発明においても、ポートブロック書き換えのための拡張ポートを設け、ポートブロック書き換えの際に拡張ポートを利用することに格別の困難性は認められない。

また、拡張ポートとしてどの様なポートを採用するかは設計事項であり、シリアルポートを採用することに格別の困難性は認められない。

(2) 引用例1には、第2ROMを第1のROMと同一のフラッシュメモリの別ブロック（単独で書き換えが禁止されるブロック）とすることが記載されている。単独で書き換えが禁止されるブロック（以下、ブートブロック）には、通常あまり書き換えを要しないプログラムや簡単に書き換えられると不都合が生じるプログラムを格納しておくものであり、具体的にどの様なプログラムを格納しておくかは設計者が必要に応じて適宜選択し得るものである。また、インターフェースの割込プログラムや入力制御プログラムはディスク処理装置の処理の根幹をなすプログラムであり、通常は着替えを要さないプログラムである（また、消去されても不都合を生じるプログラムである）。したがって、引用例1に記載された発明において、ブートブロックに割込処理や入力制御プログラムを格納しておくことに格別の困難性は認められない。

なお、ディスク装置のインターフェースとしてSCSIインターフェースを採用するかATAPIインターフェースを採用するかは設計事項である。

〔請求項6、16について〕

引用例1にも、バッファRAMを備え、バッファRAMを介してプログラムを書き替えることが記載されている。

拒絶の理由が新たに発見された場合には拒絶の理由が通知される。

### 引 用 文 献 等 一 覧

- 1.特開平8-30450号公報
- 2.特開平6-324857号公報

### 先行技術文献調査結果の記録

- ・調査した分野 I P C 第7版 G06F9/445  
G06F11/00
- ・先行技術文献

この先行技術文献調査結果の記録は、拒絶理由を構成するものではない。